

09:45 - 10:00	Anmelden zum EVA - Webinar I 24.03.2020	K.H. Kluwetasch
10:00 - 10:45	eCADSTAR Roadmap – eCADSTAR 2020.0, Vision	J. Leinders
10:45 - 11:30	eCADSTAR Signal Integrity Verify und Power Integrity Advance Motivation, Einsatzmöglichkeiten und Ergebniserwartungen	R. Brüning
11:30 - 11:40	Kaffee Pause	
11:40 - 12:25	eCADSTAR Signal Integrity Verify, Power Integrity Advance Analysis und Verification im praktischen Einsatz	R. Brüning
12:25 - 12:30	Diskussion, Fragen & Antworten und Entwicklungswünsche	Referenten
09:45 - 10:00	Anmelden zum EVA – Webinar II 26.03.2020	K.H. Kluwetasch
10:00 - 10:15	eCADSTAR Lizenzierungen, Konfigurationen und Bedienoberfläche	W. Stieben
10:15 - 10:35	eCADSTAR Bibliotheksverwaltung - Online Webpart Download und IPC-7351B	W. Stieben
10:35 - 11:05	eCADSTAR 3D Möglichkeiten - MCAD und ECAD bidirektionaler Datenaustausch	W. Stieben
11:05 - 11:45	eCADSTAR Schaltplan - Erstellung von Hierarchischen Schaltplänen mit Varianten	K.H. Kluwetasch
11:45 - 11:55	Kaffee Pause	
11:55 - 12:25	eCADSTAR Layout - Design Forward Annotation, Platzieren, Routen, Fertigungsoptimierung	K.H. Kluwetasch
12:25 - 12:30	Diskussion, Fragen & Antworten und Entwicklungswünsche	Referenten
09:45 - 10:00	Anmelden zum EVA - Webinar III 31.03.2020	K.H. Kluwetasch
10:00 - 10:20	eCADSTAR Design Technologien & DRC für Manufacturing, Test, Assembly	W. Stieben
10:20 - 11:00	eCADSTAR Constraint, Class und Clearance Management	K.H. Kluwetasch
11:00 - 11:35	eCADSTAR Highspeed - Constraints, Impedanzen, Längen-, Laufzeitunterschiede, Topologien	K.H. Kluwetasch
11:35 - 11:45	Kaffee Pause	
11:45 - 12:00	eCADSTAR Fertigungsdaten - Berichterstellung, PDF, Gerber, NC-Drill, ODB++, IPC-2581, sowie IPC-356	K.H. Kluwetasch
12:00 - 12:25	eCADSTAR Migration - CADSTAR Bibliotheken, Schaltpläne und PCB Layout Daten	W. Stieben
12:25 - 12:30	Diskussion, Fragen & Antworten und Entwicklungswünsche	Referenten